

TCS2-7501250 校正基板説明書

株式会社テクノプローブ

1. パターンリスト

配列: GS/SG

パッドサイズ: 50 μm x 50 μm パッドピッチ: 751 to 1250 μm

パターン名称	搭載素子記号	用途	素子の位置
Open	O	SOLT 校正の Open, TRL 校正の Open	No.1 : (3.0, 6.5) No.8 : (13.5, 6.5) X: 1.5 mm pitch
Short	S	SOLT 校正の Short TRL 校正の Short	No.1 : (3.0, 10.0) No.8 : (13.5, 10.0) X: 1.5 mm pitch
Load	L	SOLT 校正の 50 Ω Load	No.1 : (3.0, 13.5) No.8 : (13.5, 13.5) X: 1.5 mm pitch
Thru	TH	SOLT 校正のライン (1.86 ps delay)	No.1 : (3.0, 17.0) No.8 : (13.5, 17.0) X: 1.5 mm pitch
Line 40	L4	TRL 校正のライン (40 GHz 帯ライン) (8.11 ps delay)	(2.0, 2.0)
Line 10	L6	TRL 校正のライン (10 GHz 帯ライン) (26.86 ps delay)	(6.0, 2.0)
Line 2.5	L8	TRL 校正のライン (2.5 GHz 帯ライン) (101.86 ps delay)	(16.0, 2.0)
Mark	M-1, M-2, M-3, M-4	アライメントマーク	M-1: (0, 0), 基準点 M-2: (24.0, 0) M-3: (24.0, 19.0) M-4: (0, 19.0)

2. Substrate top view

Thickness: 0.635 mm

TCS2-7501250 (Pattern: GS/SG, Pitch: 751-1250 μ m)

