

TCS2-050075 校正基板説明書

株式会社テクノプロープ

1. パターンリスト

配列: GS/SG

パッドサイズ: 50 μm x 30 μm パッドピッチ: 50 ~ 75 μm

パターン名称	搭載素子記号	用途	素子の位置
Open	O (No.1 ~ No.13: 上段, No.14 ~ No.26: 下段)	SOLT 校正の Open TRL 校正の Open	No.1 : (3.20, 16.50) No.14: (3.20, 8.11) X: 1.7 mm pitch
Short	S (No.1 ~ No.13: 上段, No.14 ~ No.26: 下段)	SOLT 校正の Short TRL 校正の Short	No.1 : (3.20, 14.50) No.14: (3.20, 6.11) X: 1.7 mm pitch
Load	L (No.1 ~ No.13: 上段, No.14 ~ No.26: 下段)	SOLT 校正の 50 Ω Load	No.1 : (3.20, 12.50) No.14: (3.20, 4.11) X: 1.7 mm pitch
Line 1	L1 (No.1 ~ No.13: 上段, No.14 ~ No.26: 下段)	SOLT 校正のライン (0.9 ps delay)	No.1 : (3.20, 10.50) No.14: (3.20, 2.11) X: 1.7 mm pitch
Line 240	L240	TRL 校正のライン (40 GHz 帯ライン)	(4.9, 0.085)
Line 220	L220	TRL 校正のライン (20 GHz 帯ライン)	(7.45, 0.085)
Line 210	L210	TRL 校正のライン (10 GHz 帯ライン)	(11.7, 0.085)
Line 205	L205	TRL 校正のライン (5GHz 帯ライン)	(18.5, 0.085)
Line A	LA	90° スルーライン	(0.085, 0.085)
Mark	M-1, M-2, M-3, M-4	アライメントマーク	M1: (0, 0), 基準点 M2: (24.0, 0) M3: (24.0, 19.0) M4: (0, 19.0)

2. Substrate top view

Thickness: 0.635 mm

TCS2-050075 (Pattern: GS/SG, Pitch: 50-75 μ m)

